

**Филиал федерального государственного бюджетного образовательного учреждения
высшего образования
«Национальный исследовательский университет «МЭИ»
в г. Смоленске**

УТВЕРЖДАЮ

Зам. директора
филиала ФГБОУ ВО «НИУ «МЭИ»
в г. Смоленске
по учебно-методической работе
В.В. Рожков
« 31 » 08 2015 г.



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ЭЛЕКТРОННЫЕ ЦЕПИ ЭВМ

(НАИМЕНОВАНИЕ ДИСЦИПЛИНЫ)

Направление подготовки: **09.03.01. Информатика и вычислительная техника**

Профиль подготовки: **Вычислительные машины, комплексы, системы и сети**

Уровень высшего образования: **бакалавриат**

Нормативный срок обучения: **4 года**

Форма обучения: **очная**

Смоленск – 2015 г.

1. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения образовательной программы

Целью освоения дисциплины является подготовка обучающихся по направлению подготовки 09.03.01 «Информатика и вычислительная техника» посредством обеспечения этапов формирования компетенций, предусмотренных ФГОС, в части представленных ниже знаний, умений и навыков.

Задачами дисциплины является изучение понятийного аппарата дисциплины, основных теоретических положений и методов, привитие навыков применения теоретических знаний для решения практических задач.

Дисциплина направлена на формирование следующих общепрофессиональных и профессиональных компетенций:

- ОК-1 «способность владеть культурой мышления, способностью к обобщению, анализу, восприятию информации, постановке цели и выбору путей ее достижения»;
- ОК-6 «способность стремиться к саморазвитию, повышению своей квалификации и мастерства»;
- ОК-10 «способность использовать основные законы естественнонаучных дисциплин в профессиональной деятельности, применять методы математического анализа и моделирования, теоретического и экспериментального исследования»;
- ОК-12 «способность владеть основными методами, способами и средствами получения, хранения, переработки информации, иметь навыки работы с компьютером как средством управления информацией»;
- ПК-2 «способность выявить естественнонаучную сущность проблем, возникающих в ходе профессиональной деятельности, привлечь для их решения соответствующий физико-математический аппарат»;
- ПК-3 «готовностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности»;
- ПК-4 «способность владеть методами решения задач анализа и расчета характеристик электрических цепей».

В результате изучения дисциплины студент должен:

Знать:

- особенности аналитического представления характеристик компонентной базы в электронных цепях (ОК-1);
- основные источники научно-технической информации по материалам разработок и выпуска микросхем вычислительной техники (ОК-6);
- основные принципы построения элементной базы ВМ, узлов, процессоров и области их применения (ОК-10);
- источники научно-технической информации по материалам разработок и выпуска микросхем цифровой техники и по проектированию устройств сопряжения в информационных и автоматизированных системах (ОК-12);
- основные стандарты Единой системы конструкторской документации (ОК-12);
- перспективы развития элементной базы ВМ и области предпочтительного применения (ПК-2);
- инструментальные программные средства проектирования, применяемые на практике (ПК-3);

- типовые применения элементной базы для разработок устройств сопряжения в информационных и автоматизированных системах (ПК-4).

Уметь:

- формулировать необходимые требования к компонентной базе электронных цепей на основе практической необходимости (ОК-1);
- осваивать перспективные компоненты с необходимыми характеристиками, необходимыми на практике (ОК-6);
- применять базовые физико-математические принципы для оценки параметров электронных цепей (ОК-10);
- работать с технической литературой, справочниками, технической документацией, ГОСТ'ами (ОК-12);
- владеть программными инструментальными средствами и типовыми схемотехническими приемами создания аппаратуры вычислительной техники (ОК-12).
- ставить и решать задачи, связанные с выбором элементов и компонентов в соответствии с техническим заданием (ПК-2);
- оценивать тенденции развития компонентной базы и на их влияние основные характеристики вычислительного устройства (ПК-3);
- осуществлять определение электрических, временных параметров и потребляемой мощности типовых аппаратных узлов (ПК-4);

Владеть:

- навыками дискуссии по профессиональной тематике (ОК-1);
- терминологией в области средств вычислительной техники (ОК-6);
- базовыми физико-математическими приемами для оценки основных параметров электронных цепей (ОК-10);
- информацией о перспективных компонентах и элементах для использования в микропроцессорных системах (ОК-12).
- навыками выявления сущности основных проблем, причин их возникновения и устранения последствий (ПК-2);
- методиками реалистичной оценки новых технологий изготовления микросхем и их дальнейшего развития (ПК-3);
- типовыми методами решения задач, возникающих при оценках параметров и характеристик стандартных для отрасли электронных устройств (ПК-4).

2. МЕСТО ДИСЦИПЛИНЫ в структуре образовательной программы

Дисциплина «Электронные цепи ЭВМ» (Б3.В.ОД.7) относится к вариативной части профессионального цикла Б.3 основной образовательной программы подготовки бакалавров по направлению 09.03.01 «Информатика и вычислительная техника», профиль подготовки «Вычислительные машины, комплексы, системы и сети».

В соответствии с учебным планом дисциплина «Электронные цепи ЭВМ» базируется на следующих дисциплинах:

Б1.Б.1	Иностранный язык
Б1.Б.2	История России
Б1.Б.3	Философия
Б1.Б.4	Экономика
Б1.В.ОД.1	Культурология
Б1.В.ОД.2	Правоведение
Б1.В.ДВ.1.1	Психологические основы профессиональной деятельности
Б1.В.ДВ.1.2	Социология
Б2.Б.1.1	Алгебра и геометрия
Б2.Б.1.2	Математический анализ

Б2.Б.2	Физика
Б2.Б.3	Информатика
Б2.В.ОД.1	Математическая логика и теория алгоритмов
Б2.В.ОД.2	Дискретная математика
Б2.В.ОД.3	Вычислительная математика
Б2.В.ОД.4	Теория вероятностей и математическая статистика
Б2.В.ОД.5	Прикладная статистика
Б2.В.ДВ.1.1	Теория принятия решений
Б2.В.ДВ.1.2	Исследование операций
Б2.В.ДВ.2.1	Введение в оптимизацию
Б2.В.ДВ.2.2	Программные средства для математических расчетов
Б3.Б.1.1	Электротехника и электроника
Б3.Б.2	Программирование
Б3.Б.3	Операционные системы
Б3.Б.4	Инженерная и компьютерная графика
Б3.Б.7	Базы данных
Б3.Б.9.1	ЭВМ
Б3.В.ОД.1	Компьютерная графика
Б3.В.ОД.3	Основы теории управления
Б3.В.ОД.6	Технология программирования
Б3.В.ДВ.1.1	Основы логического программирования
Б3.В.ДВ.1.2	Кластерные вычислительные системы

Знания, умения и навыки, полученные студентами в процессе изучения дисциплины, являются базой для изучения следующих дисциплин (практик):

Б2.Б.4	Экология
Б3.Б.1.2	Схемотехника
Б3.Б.5	Сети и телекоммуникации
Б3.Б.6	Безопасность жизнедеятельности
Б3.Б.8	Защита информации
Б3.Б.9.2	Периферийные устройства
Б3.Б.10	Метрология, стандартизация и сертификация
Б3.В.ОД.2	Моделирование
Б3.В.ОД.4	Микропроцессорные системы
Б3.В.ОД.5	Системное программное обеспечение
Б3.В.ОД.8	Теория передачи информации
Б3.В.ОД.9	Конструкторско-технологическое обеспечение производства ЭВМ
Б3.В.ДВ.2.1	Инженерное проектирование и САПР
Б3.В.ДВ.2.2	Лингвистическое и программное обеспечение САПР
Б3.В.ДВ.3.1	Теория автоматов
Б3.В.ДВ.3.2	Аппаратные и программные средства
Б3.В.ДВ.4.1	Структурный анализ и проектирование информационных систем
Б3.В.ДВ.4.2	Информационные технологии
Б3.В.ДВ.5.1	Технология объектного программирования
Б3.В.ДВ.5.2	Вычислительные системы
Б6	Итоговая государственная аттестация

3. ОБЪЕМ ДИСЦИПЛИНЫ в зачетных единицах с указанием количества академических часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу обучающихся

Аудиторная работа

Цикл:	Б3	Семестр
Часть цикла:	вариативная	
№ дисциплины по учебному плану:	Б3.В.ОД.7	
Часов (всего) по учебному плану:	144	5 семестр
Трудоемкость в зачетных единицах (ЗЕТ)	4	5 семестр
Лекции (ЗЕТ, часов)	0,5; 18	5 семестр
Практические занятия (ЗЕТ, часов)	0,5; 18	5 семестр
Лабораторные работы (ЗЕТ, часов)	0,5; 18	5 семестр
Объем самостоятельной работы по учебному плану (ЗЕТ, часов всего)	1,5; 54	5 семестр
Экзамен (ЗЕТ, часов)	1, 36	5 семестр

Самостоятельная работа студентов

Вид работ	Трудоёмкость, ЗЕТ, час
Изучение материалов лекций (лк)	0,25; 9
Подготовка к практическим занятиям (пз)	0,25; 9
Подготовка к выполнению и защите лабораторной работы (лаб)	0,25; 9
Выполнение расчетно-графической работы (реферата)	-
Выполнение курсового проекта (работы)	-
Самостоятельное изучение дополнительных материалов дисциплины (СРС)	0,5, 18
Подготовка к контрольным работам	0,25; 9
Подготовка к тестированию	-
Подготовка к зачету	-
Всего:	1,5; 54

Объем занятий, проводимых в интерактивной форме, 12часов.

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ, структурированное по темам с указанием отведенного на них количества академических часов и видов учебных занятий

4.1. Структура дисциплины

№ п/п	Темы дисциплины	Всего часов на тему	Виды учебной занятий, включая самостоятельную работу студентов, и трудоемкость (в часах)					
			лк	пр	лаб	СРС	Экз	в т.ч. интеракт.
1	2	3	4	5	6	7		
1.	Компоненты полупроводниковой микроэлектроники	27	3	8	4	12		2
2.	Ключевые и логические элементы	27	3	-	8	16		4
3.	Нормализация сигналов и подключение нагрузки к микросхемам	30	3	8	-	19		2
4.	Основы построения усилительных схем	6	3	-	-	3		
5.	Интегральные операционные усилители	4	3	-		1		
6.	Применение ИОУ	14	3	2	6	3		4
Экзамен		36					36	
всего по видам учебных занятий		144	18	18	18	54	36	12

4.2. Содержание лекционно-практических форм обучения

Тема 1. Компоненты полупроводниковой микроэлектроники

Лекция 1-2 (3 часа):

Базовая ключевая схема. Влияние емкостей на форму импульсов.

Лабораторная работа 1 (4 часа):

«Ознакомление с аппаратурой».

Практическое занятие 1 (4 часа):

«Полупроводниковые диоды».

Практическое занятие 2 (4 часа):

«Биполярный и полевой транзисторы»

Самостоятельная работа по теме (12 часов):

- самостоятельное изучение дополнительных материалов «Характеристики диода», «Общие сведения о биполярном транзисторе и его ВАХ», «Составной транзистор», «Полевые транзисторы с изолированным затвором», (5 часов),
- подготовка к лабораторной работе (1 час),
- подготовка к практическим занятиям (2 часа),
- подготовка к контрольным работам «Полупроводниковые диоды» и «Биполярный и полевой транзисторы» (4 часа),

Текущий контроль

- контрольные работы и устный опрос на лабораторной работе.

Тема 2. Ключевые и логические элементы

Лекция 2-3 (3 часа):

Ключ на биполярном транзисторе с резистивной связью. Разновидности логических интегральных элементов. Принцип действия и характеристики ТТЛ и МОПТЛ элементов.

Лабораторная работа 2 (4 часа):

«Транзисторный ключ».

Лабораторная работа 3 (4 часа):

«Характеристики ТТЛ элемента».

Самостоятельная работа по теме (16 часов):

- изучение материалов лекций (4 часа);
- самостоятельное изучение дополнительных материалов «Переходный процесс и повышение быстродействия ключей», «Параметры и характеристики ТТЛ элемента» (10 часов);
- подготовка к лабораторным работам (2 часа).

Текущий контроль

- устный опрос на лабораторной работе.

Тема 3. Нормализация сигналов и подключение нагрузки к микросхемам

Нормализация входного сигнала для ТТЛ элемента. Преобразователь двуполярного напряжения в ТТЛ уровень. Ключи с гальваническим разделением входа и выхода.

Лекция 4-5 (3 часа):

Подключение нагрузки без преобразования уровня сигнала. Ключевые усилители на биполярных и полевых транзисторах.

Практическое занятие 3 (4 часа)

Ключ с импульсным трансформатором.

Практическое занятие 4 (4 часа)

Транзисторный оптрон.

Самостоятельная работа по теме (19 часов):

- изучение материалов лекций (1 час);
- самостоятельное изучение дополнительных материалов «Ключевые устройства с оптической связью», «Оптически управляемые тиристорные ключи», «Ключ с импульсным трансформатором» (10 часов),
- подготовка к практическим занятиям (3 часа),
- подготовка к контрольным работам «Ключ с импульсным трансформатором» и «Транзисторный оптрон» (5 часов),

Текущий контроль

- контрольные работы и устный опрос на лабораторной работе.

Тема 4. Основы построения усилительных схем

Одиночные усилительные каскады и их параметры. температурного дрейфа УПТ.

Лекция 5-6 (3 часа):

Обратная связь в усилителях. Простейшие УПТ. Нулевой уровень и способы уменьшения его дрейфа.

Самостоятельная работа по теме (3 часа):

- изучение материалов лекций (1 час);
- самостоятельное изучение дополнительных материалов «Параметры усилительного каскада» (2 часа).

Текущий контроль

- устный опрос на лабораторной работе.

Тема 5. Интегральные операционные усилители

Лекция 7-8 (3 часа):

Интегральный операционный усилитель (ИОУ) и его параметры

Самостоятельная работа по теме (1 час):

- изучение материалов лекций (1 час).

Текущий контроль

- устный опрос на лабораторной работе.

Тема 6. Применение ИОУ.

Лекция 8-9 (3 часа):

Инвертирующий УПТ. Неинвертирующий УПТ. Применение усилителей.

Лабораторно-практическая работа 4 (2+6 часов):

«Усилители на ИОУ».

Самостоятельная работа по теме (3 часа):

- изучение материалов лекций (2 час);

- подготовка к лабораторно-практической работе (1 час),

Текущий контроль

- устный опрос на лабораторной работе.

4.3. Лабораторные работы проводятся в интерактивной форме (12 часов) с использованием бригадного метода выполнения задания с разграничением функциональных обязанностей студента при выполнении задания. Затем усилия объединяются, и организуется активный диалог студентов с преподавателем и между собой для подведения итогов решения задания и его практической реализации.

5. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ, ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

Самостоятельная работа студентов по дисциплине организуется в соответствии с «Положением об организации самостоятельной работы студентов», утвержденным заместителем директора филиала ФБГОУ ВО «НИУ «МЭИ» в г. Смоленске 04.02.2014 г.

Для обеспечения самостоятельной работы разработаны:

- методические рекомендации по самостоятельной работе (Приложение 3 РПД БЗ.В.ОД.7(СРС);

- учебное пособие АВЕРЧЕНКОВ О.Е. Ключевые и логические элементы. СФМЭИ, 2012;

- учебное пособие АВЕРЧЕНКОВ О.Е. Интегральные операционные усилители и их применение. СФМЭИ, 2010;

- книга АВЕРЧЕНКОВ О.Е. Схемотехника: аппаратура и программы. ДМК, 2012.

6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ

6.1 Перечень компетенций с указанием этапов их формирования

При освоении дисциплины формируются следующие компетенции: общекультурные ОК-1, ОК-6, ОК-10, ОК-12, профессиональные ПК-2, ПК-3, ПК-4.

Указанные компетенции формируются в соответствии со следующими этапами:

1. Формирование и развитие теоретических знаний, предусмотренных указанными компетенциями (лекционные занятия, самостоятельная работа студентов).

2. Приобретение и развитие практических умений, предусмотренных компетенциями (практические занятия, лабораторные работы, выполнение расчетно-графической работы, самостоятельная работа студентов).

3. Закрепление теоретических знаний, умений и практических навыков, предусмотренных компетенциями, в ходе защит лабораторных работ, выполнения расчетно-графической работы, а также решения конкретных технических задач на практических занятиях, успешной сдачи экзамена.

6.2 Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описания шкал оценивания

Сформированность каждой компетенции в рамках освоения данной дисциплины оценивается по трехуровневой шкале:

- пороговый уровень является обязательным для всех обучающихся по завершении освоения дисциплины;

- продвинутый уровень характеризуется превышением минимальных характеристик сформированности компетенции по завершении освоения дисциплины;

- эталонный уровень характеризуется максимально возможной выраженностью компетенции и является важным качественным ориентиром для самосовершенствования.

При достаточном качестве освоения более 90% приведенных знаний, умений и навыков преподаватель оценивает освоение данной компетенции в рамках настоящей дисциплины на эталонном уровне, при освоении более 70% приведенных знаний, умений и навыков – на продвинутом, при освоении более 50% приведенных знаний, умений и навыков - на пороговом уровне. В противном случае компетенция в рамках настоящей дисциплины считается неосвоенной.

Уровень сформированности каждой компетенции на различных этапах ее формирования в процессе освоения данной дисциплины оценивается в ходе текущего контроля успеваемости и представлено различными видами оценочных средств.

Общая оценка сформированности компетенций определяется на этапе промежуточной аттестации.

Формой промежуточной аттестации по данной дисциплине является экзамен, оцениваемый по принятой в НИУ «МЭИ» четырехбалльной системе: "отлично", "хорошо", "удовлетворительно", "неудовлетворительно".

Оценка «удовлетворительно» означает, что все компетенции, закрепленные за дисциплиной, освоены на уровне не ниже порогового.

Оценка «хорошо» означает, что все компетенции, закрепленные за дисциплиной, освоены на уровне не ниже продвинутого.

Оценка «отлично» означает, что все компетенции, закрепленные за дисциплиной, освоены на эталонном уровне.

Экзамен проводится в устной форме.

Критерии оценивания для экзамена в устной форме (в соответствии с инструктивным письмом НИУ МЭИ от 14 мая 2012 года № И-23):

Оценки «отлично» заслуживает студент, обнаруживший всестороннее, систематическое и глубокое знание материалов изученной дисциплины, умение свободно выполнять задания, предусмотренные программой, усвоивший основную и знакомый с дополнительной литературой, рекомендованной рабочей программой дисциплины; проявивший творческие способности в понимании, изложении и использовании материалов изученной дисциплины, безупречно ответившему не только на вопросы билета, но и на дополнительные вопросы в рамках рабочей программы дисциплины, правильно выполнившему практическое задание

Оценки «хорошо» заслуживает студент, обнаруживший полное знание материала изученной дисциплины, успешно выполняющий предусмотренные задания, усвоивший основную литературу, рекомендованную рабочей программой дисциплины; показавшему систематический ха-

рактр знаний по дисциплине, ответившему на все вопросы билета, правильно выполнившему практические задание, но допустившему при этом принципиальные ошибки.

Оценки «удовлетворительно» заслуживает студент, обнаруживший знание материала изученной дисциплины в объеме, необходимом для дальнейшей учебы и предстоящей работы по профессии, справляющийся с выполнением заданий, знакомы с основной литературой, рекомендованной рабочей программой дисциплины; допустившим погрешность в ответе на теоретические вопросы и/или при выполнении практических заданий, но обладающий необходимыми знаниями для их устранения под руководством преподавателя, либо неправильно выполнившему практическое задание, но по указанию преподавателя выполнившим другие практические задания из того же раздела дисциплины.

Оценка «неудовлетворительно» выставляется студенту, обнаружившему серьезные пробелы в знаниях основного материала изученной дисциплины, допустившему принципиальные ошибки в выполнении заданий, не ответившему на все вопросы билета и дополнительные вопросы и неправильно выполнившему практическое задание (неправильное выполнение только практического задания не является однозначной причиной для выставления оценки «неудовлетворительно»). Как правило, оценка «неудовлетворительно» ставится студентам, которые не могут продолжить обучение по образовательной программе без дополнительных занятий по соответствующей дисциплине (формирования и развития компетенций, закреплённых за данной дисциплиной). Оценка «неудовлетворительно» выставляется также, если студент: после начала экзамена отказался его сдавать или нарушил правила сдачи экзамена (списывал, подсказывал, обманом пытался получить более высокую оценку и т.д.).

В зачетную книжку студента и выписку к диплому выносятся оценка экзамена по дисциплине за 5 семестр.

6.3. Примерные экзаменационные вопросы по лекционному материалу дисциплины

1. Принцип действия и ВАХ светодиода, фотодиода и стабилитрона.
2. ВАХ транзистора в схеме с ОБ и ОЭ.
3. Составной транзистор.
4. Динисторы и тиристоры.
5. Полевые транзисторы с изолированным затвором.
6. Базовая ключевая схема
7. Влияние емкостей на форму сигнала
8. Свойства полупроводникового диода
9. Диодные логические элементы
10. Диодные ограничители уровня сигнала
11. Свойства биполярного транзистора в ключевом режиме
12. Ключ на биполярном транзисторе
13. Переходный процесс при включении биполярного транзистора
14. Переходный процесс при выключении биполярного транзистора
15. Повышение быстродействия ключа на биполярном транзисторе
16. Разновидности логических интегральных элементов
17. Структура ТТЛ элемента
18. Базовая схема ТТЛ элемента
19. Параметры и характеристики ТТЛ элемента
20. Нормализация входного сигнала для ТТЛ элемента
21. Ключи на полевых транзисторах
22. Логика на полевых транзисторах
23. Подключение нагрузки без преобразования уровня сигнала
24. Однокаскадные ключи

25. Двухкаскадные ключевые усилители
26. Ключи на мощных полевых транзисторах
27. Ключевые устройства с оптической связью
28. Оптически управляемые тиристорные ключи
29. Ключ с импульсным трансформатором
30. Обратная связь в усилителях
31. Простейшие УПТ
32. Структура и параметры ИОУ
33. Неинвертирующий УПТ на основе ИОУ
34. Использование инвертирующего УПТ
35. Инвертирующий УПТ на основе ИОУ
36. Использование неинвертирующего УПТ

6.2. Методические материалы, определяющие процедуры оценивание знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций

Процедуры оценивания знаний, умений, навыков, характеризующих этапы формирования компетенций, изложены в:

- методических рекомендациях по самостоятельной работе (Приложение 3 РПД БЗ.В.ОД.7(СРС)).

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

7.1. Литература

а) основная литература

1. АВЕРЧЕНКОВ О.Е. Ключевые и логические элементы. / О. Е. Аверченков, СФМЭИ, 2012, -117 с.
2. АВЕРЧЕНКОВ О.Е. Интегральные операционные усилители и их применение. / О. Е. Аверченков, СФМЭИ, 2010, -63 с.
3. АВЕРЧЕНКОВ О.Е. Сборник лабораторных работ по курсу «Электронные цепи ЭВМ». / О. Е. Аверченков, СФМЭИ, 2013, -24 с.

б) дополнительная литература

4. Электротехника и электроника. Кн.1. Электрические и магнитные цепи / В. Г. Герасимов, и др.; Под ред. проф. В.Г. Герасимова. -М.: АРИС, 2010, -288 с.
5. Электротехника и электроника. Кн.3. Электрические измерения и основы электроники / Г. П. Гаев и др.; Под ред. проф. В.Г. Герасимова. -М.: АРИС, 2010, -432 с.
6. ГУСЕВ В.Г., Электроника и микропроцессорная техника. / В. Г. Гусев, Ю.М. Гусев -М.: Высшая школа, 2008. -797 с.
7. Журнал «Компоненты и технологии»
8. Журнал «Современная электроника»
9. Журнал «Электронные компоненты».

7.2. Электронные образовательные ресурсы

1. Электронная библиотечная система «Лань». Режим доступа: <http://e.lanbook.com>
2. Университетская библиотека ONLINE. Режим доступа: <http://biblioclub.ru/>

8. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ

Дисциплина предусматривает лекции, практические занятия и лабораторные работы. Изучение курса завершается экзаменом.

Успешное изучение курса требует посещения лекций, активной работы на практических занятиях и лабораторных работах, выполнения всех учебных заданий преподавателя, ознакомления с основной и дополнительной литературой.

Во время лекции студент должен вести краткий конспект.

Работа с конспектом лекций предполагает просмотр конспекта в тот же день после занятий. При этом необходимо пометить материалы конспекта, которые вызывают затруднения для понимания. При этом обучающийся должен стараться найти ответы на затруднительные вопросы, используя рекомендуемую литературу. Если ему самостоятельно не удалось разобраться в материале, необходимо сформулировать вопросы и обратиться за помощью к преподавателю на консультации или ближайшей лекции.

Перечень практических занятий и лабораторных работ настоящей дисциплины приведен в РПД в разделе 4 настоящей программы.

Порядок проведения лабораторных работ в целом совпадает с порядком проведения практических занятий. Помимо собственно выполнения работы для каждой лабораторной работы предусмотрена процедура защиты, в ходе которой преподаватель проводит устный или письменный опрос студентов для контроля понимания выполненных ими измерений, правильной интерпретации полученных результатов и усвоения ими основных теоретических и практических знаний по теме занятия.

При подготовке к экзамену в дополнение к изучению конспектов лекций, учебных пособий и выдаваемых файлов, необходимо пользоваться учебной литературой, рекомендованной к настоящей программе. При подготовке к экзамену нужно изучить теорию: определения всех понятий и подходы к оцениванию до состояния понимания материала и самостоятельно решить по несколько типовых задач из каждой темы. При решении задач всегда необходимо уметь качественно интерпретировать итог решения.

Методические материалы и рекомендации для обеспечения СРС изложены в отдельном файле и выдаются студенту.

9. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ

При проведении лекционных занятий предусматривается использование проектора и демонстрация слайдов.

При проведении лабораторных работ и практических занятий предусматривается использование компьютера для просмотра выдаваемых файлов.

Лицензионное программное обеспечение не используется, на компьютерах установлено свободное ПО (система Ubuntu, компиляторы SDCC и GCC).

10. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ

Лекционные занятия проводятся в аудитории №В301 или №Б204, оснащенными презентационной мультимедийной техникой (проектор, экран, компьютер/ноутбук).

Практические занятия по данной дисциплине проводятся в аудитории №В301.

Лабораторные работы по данной дисциплине проводятся в специализированной лаборатории №Б211 «Электронные цепи ЭВМ», оснащенной цифровыми осциллографами, генераторами, компьютерами, источниками питания, цифровыми тестерами, макетными платами, комплектами радиодеталей и микросхем.

Автор
канд. техн. наук, доцент

О.Е. Аверченков

Зав. кафедрой ВТ
д-р техн. наук, профессор

А.С. Федулов

Рабочая программа одобрена на заседании кафедры 28 августа 2015 года, протокол № 01.