

**Филиал федерального государственного бюджетного образовательного учреждения
высшего образования
«Национальный исследовательский университет «МЭИ»
в г. Смоленске**

УТВЕРЖДАЮ
Зам. директора
филиала ФГБОУ ВО «НИУ «МЭИ»
в г. Смоленске
по учебно-методической работе
В.В. Рожков
«19» 09 2016 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

СХЕМОТЕХНИКА

(НАИМЕНОВАНИЕ ДИСЦИПЛИНЫ)

Направление подготовки: 09.03.01. Информатика и вычислительная техника

**Профиль подготовки: Программное обеспечение средств вычислительной
техники и автоматизированных систем**

Уровень высшего образования: бакалавриат

Нормативный срок обучения: 4 года

Форма обучения: очная

Смоленск – 2016 г.

1. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения образовательной программы

Целью освоения дисциплины является подготовка обучающихся по направлению подготовки 09.03.01 «Информатика и вычислительная техника» посредством обеспечения этапов формирования компетенций, предусмотренных ФГОС, в части представленных ниже знаний, умений и навыков.

Задачами дисциплины является изучение понятийного аппарата дисциплины, основных теоретических положений и методов, привитие навыков применения теоретических знаний для решения практических задач.

Дисциплина направлена на формирование следующих общепрофессиональных и профессиональных компетенций:

- ОК-7 «способность к самоорганизации и самообразованию»,
- ОПК-5 «способность решать стандартные задачи профессиональной деятельности на основе информационной и библиографической культуры с применением информационно-коммуникационных технологий и с учетом основных требований информационной безопасности»,
- ПК-2 «способность разрабатывать компоненты аппаратно-программных комплексов и баз данных, используя современные инструментальные средства и технологии программирования»,
- ПК-3 «способность обосновывать принимаемые проектные решения, осуществлять постановку и выполнять эксперименты по проверке их корректности и эффективности».

В результате изучения дисциплины студент должен:

Знать:

- источники научно-технической информации по материалам разработок и выпуска микросхем цифровой техники и по проектированию устройств сопряжения в информационных и автоматизированных системах (ОК-7);
- стандарты Единой системы программной документации и Единой системы конструкторской документации (ОК-7);
- физические основы компонентной базы ВМ (ОК-7);
- особенности аналитического представления комбинационных узлов и устройств схемотехники (ОПК-5);
- перспективы развития схемотехнических узлов и пути их совершенствования (ОПК-5);
- области применения и значимость схемотехнических устройств в работе ВМ (ОПК-5);
- основные принципы построения элементной базы ВМ, узлов, процессоров и области их применения (ОПК-5);
- инструментальные программные средства проектирования, применяемые на практике (ОПК-5);
- логические уравнения основных комбинационных узлов (ПК-2);
- типовые применения элементной базы цифровой техники для разработок устройств сопряжения в информационных и автоматизированных системах (ПК-3).

Уметь:

- обосновывать перспективы развития выбранной области специализации (ОК-7);
- аргументировать основные аспекты своей профессиональной деятельности (ОК-7);
- работать с технической литературой, справочниками, технической документацией, ГОСТ'ами (ОК-7);
- анализировать и описывать принцип действия основных схемотехнических узлов ВМ (ОПК-5);
- аргументированно выделить достоинства и недостатки тех или иных схемных решений (ОПК-5);

- пользоваться основными инструментальными программами, используемыми в выбранной области специализации (ОПК-5);
- владеть программными инструментальными средствами и типовыми схемотехническими приемами создания аппаратуры вычислительной техники (ОПК-5);
- ставить и решать схемотехнические задачи, связанные с выбором элементов и узлов в соответствии с техническим заданием (ПК-2);
- осуществлять определение основных параметров и производить отладку используемых аппаратных и программных средств ВМ (ПК-3).
- осуществлять расчёт электрических, временных параметров и потребляемой мощности типовых аппаратных узлов (ПК-3).

Владеть:

- основными методами анализа схемотехнических устройств (ОК-7);
- навыками дискуссии по профессиональной тематике (ОК-7);
- терминологией в области средств вычислительной техники (ОК-7);
- информацией о перспективных элементах и узлах для использования при проектировании микропроцессорных систем (ОК-7).
- основами будущей профессии в выбранной области специализации (ОК-7);
- основными методами математического анализа и моделирования, теоретического и экспериментального исследования схемотехнических узлов (ОПК-5);
- основами знаний о физических процессах, происходящих внутри элементной базы (ПК-2);
- методами расчета и выбора параметров необходимых внешних элементов для основных устройств ВМ (ПК-3);

2. МЕСТО ДИСЦИПЛИНЫ в структуре образовательной программы

Дисциплина «Схемотехника» относится к базовой части профессионального цикла основной образовательной программы подготовки бакалавров по направлению 09.03.01 «Информатика и вычислительная техника», профиль подготовки «Программное обеспечение средств вычислительной техники и автоматизированных систем».

В соответствии с учебным планом дисциплина базируется на следующих дисциплинах::

- Б1.Б.2 История
- Б1.Б.5 Физика
- Б1.Б.7 Информатика
- Б1.Б.14 Высшая математика
- Б1.Б.8 Инженерная графика
- Б1.В.ОД.1 Программирование
- Б1.В.ДВ.1.1 Психологические основы профессиональной деятельности
- Б1.В.ДВ.1.2 Социология
- Б1.Б.3 Философия
- Б1.Б.6 Теория вероятностей и математическая статистика
- Б1.Б.9 ЭВМ и периферийные устройства
- Б1.Б.15 Вычислительная математика
- Б1.Б.16 Электротехника
- Б1.Б.17 Электроника
- Б1.В.ОД.2 Дискретная математика
- Б1.В.ОД.3 Теория алгоритмов
- Б1.В.ОД.4 Операционные системы
- Б1.В.ОД.5 Компьютерная графика
- Б1.В.ОД.6 Технология программирования
- Б1.В.ДВ.3.1 Введение в оптимизацию
- Б1.В.ДВ.3.2 Теория систем

Знания, умения и навыки, полученные студентами в процессе изучения дисциплины, являются базой для изучения следующих дисциплин (практик):

- Б1.Б.10 Базы данных
- Б1.Б.13 Правоведение
- Б1.В.ОД.7 Сети и телекоммуникации
- Б1.В.ОД.12 Теория автоматов
- Б1.В.ОД.13 Основы теории управления
- Б1.В.ОД.15 Сопровождение разработки программного обеспечения
- Б1.В.ОД.16 Объектно-ориентированные технологии
- Б1.В.ДВ.2.1 Русский язык и деловое общение
- Б1.В.ДВ.2.2 Культура речи и деловое общение
- Б1.В.ДВ.5.1 Прикладная статистика
- Б1.В.ДВ.5.2 Методы анализа данных
- Б1.В.ДВ.9.1 Теория формальных языков
- Б1.В.ДВ.9.2 Трансляторы программных языков
- Б1.В.ОД.8 Сетевые технологии
- Б1.В.ОД.9 Микропроцессорные системы
- Б1.В.ОД.10 Защита информации
- Б1.В.ОД.11 Моделирование
- Б1.В.ОД.14 Тестирование программного обеспечения
- Б1.В.ДВ.4.1 Введение в цифровую обработку сигналов
- Б1.В.ДВ.4.2 Теория сигналов
- Б1.В.ДВ.6.1 Аппаратная реализация алгоритмов
- Б1.В.ДВ.6.2 Технология проектирования устройств на ПЛИС
- Б1.В.ДВ.7.1 Теория передачи информации
- Б1.В.ДВ.7.2 Методы и средства цифровой связи
- Б1.В.ДВ.8.1 Основные парадигмы программирования
- Б1.В.ДВ.8.2 Теоретические основы разработки программного обеспечения
- Б1.В.ДВ.10.1 Организация разработки программного обеспечения
- Б1.В.ДВ.10.2 Разработка IT-систем
- Б1.В.ДВ.11.2 Проектирование Web-приложений

3. ОБЪЕМ ДИСЦИПЛИНЫ в зачетных единицах с указанием количества академических часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу обучающихся

Аудиторная работа

Цикл:	Б1	Семестр
Часть цикла:	базовая	
№ дисциплины по учебному плану:	Б1.Б.18	
Часов (всего) по учебному плану:	216	5 семестр
Трудоемкость в зачетных единицах (ЗЕТ)	6	5 семестр
Лекции (ЗЕТ, часов)	1; 36	5 семестр
Лабораторные работы (ЗЕТ, часов)	1; 36	5 семестр
Консультации по курсовому проекту	0,5; 18	5 семестр
Объем самостоятельной работы по учебному плану (ЗЕТ, часов всего)	2,5; 90	5 семестр
Экзамен (ЗЕТ, часов)	1; 36	5 семестр

Самостоятельная работа студентов

Вид работ	Трудоёмкость, ЗЕТ, час
Изучение материалов лекций	0,25; 9
Подготовка к лабораторным работам	0,5; 18
Выполнение курсового проекта	0,75; 27
Самостоятельное изучение дополнительных материалов дисциплины (СРС)	0,75; 27
Подготовка к контрольным работам	0,25; 9
Всего:	2,5; 90

По дисциплине выполняется курсовой проект: «Разработка аппаратно-программных узлов для микропроцессорной системы управления объектом».

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ, структурированное по темам с указанием ответственного на них количества академических часов и видов учебных занятий

4.1. Структура дисциплины

№ п/п	Темы дисциплины	Всего часов на тему	Виды учебных занятий, включая самостоятельную работу студентов, и трудоемкость (в часах)				
			лк	лаб	СРС	конс КП	Экз
1.	Современная элементная база схемотехники	2,5	2		0,5		
2.	Однокристалльная ВМ – универсальный схемотехнический элемент.	34,5	6	4	24,5		
3.	Комбинационные узлы.	49	8	16	25		
4.	Триггеры, регистры, счетчики.	25	8	8	9		
5.	Микросхемы ЗУ и ПЛИС.	10,5	6		4,5		
6.	Аналого-цифровые устройства.	40,5	6	8	26,5		
Консультации по курсовому проекту		18				18	
Экзамен		36					36
всего по видам учебных занятий		216	36	36	90	18	36

4.2. Содержание лекционно-практических форм обучения

Тема 1. Современная элементная база схемотехники

Лекция 1 (2 часа)

Тенденции развития элементной базы. Разновидности логических элементов. Основные характеристики и параметры. Согласование различных логических элементов и БИС. Типы выходов цифровых элементов. Программируемые выходные цепи. Унификация элементной базы. Два пути создания универсальных БИС.

Самостоятельная работа по теме (0,5 часа):

- изучение материалов лекций (0,5 часа);

Текущий контроль

- опрос на консультации по курсовому проекту.

Тема 2. Однокристалльная ВМ - универсальный схемотехнический элемент

Лекции 2, 3, и 4 (6 часов)

Структура ОВМ семейства x51, особенности внутренних узлов, Подключение нагрузки к портам ОВМ. Регистры, биты и режимы таймеров. Элементы программирования ОВМ.

Лабораторная работа 1 (4 часа)

«Генерация импульсов при помощи ОВМ»

Самостоятельная работа по теме (24,5 часа):

- изучение материалов лекций (1,5 часа);

- подготовка к лабораторной работе (2 часа),

- выполнение курсового проекта (9 часов).

- самостоятельное изучение дополнительных материалов «Ресурсы ОВМ x51 для языка Си», «Формирование интервалов времени» (9 часов),

- подготовка к контрольной работе «Формирование интервалов времени при помощи таймера» (3 часа).

Текущий контроль

- контрольная работа и опрос на консультациях и на лабораторной работе.

Тема 3. Комбинационные узлы.

Лекция 5, 6, 7 и 8 (8 часов)

Дешифраторы. Применение дешифраторов. Дешифратор для управления банками памяти. Дешифратор адреса для внешних устройств. Дешифраторы для управления светодиодными индикаторами. Дешифраторы в динамических индикаторах. Коммутаторы. Шифраторы. Сумматоры. Цифровые компараторы. Узлы контроля.

Лабораторная работа 2 (4 часа):

«Дешифраторы и схемы индикации»

Лабораторная работа 3 (4 часа):

«Программное управление сегментами одиночного индикатора»

Лабораторная работа 4 (4 часа):

«Динамический индикатор»

Лабораторная работа 5 (4 часа):

«Управление модулем индикации»

Самостоятельная работа по теме (25 часов):

- изучение материалов лекций (2 часа);
- подготовка к лабораторным работам (8 часов),
- выполнение курсового проекта (9 часов).
- самостоятельное изучение дополнительных материалов «Схемы контроля по четности», «Искатели старшей единицы», «Мажоритарный элемент» (3 часа).
- подготовка к контрольной работе «Применение дешифраторов» (3 часа).

Текущий контроль

- контрольная работа и опрос на лабораторных работах и консультациях.

Тема 4. Триггеры, регистры, счетчики.

Лекция 9, 10, 11 и 12 (8 часов)

Триггеры RS, D, T и JK - типов. Способы построения регистров памяти и сдвига. Двоичные асинхронные суммирующие счетчики. Синхронные счетчики. Реверсивные счетчики. Счетчики по произвольному основанию. Счетчики с программируемым коэффициентом пересчета.

Лабораторная работа 6 (4 часа):

«Двоичные счетчики»

Лабораторная работа 7 (4 часа):

«Счетчики с программируемым коэффициентом деления»

Самостоятельная работа по теме (9 часов):

- изучение материалов лекций (2 часа);
- подготовка к лабораторной работе (4 часа).
- самостоятельное изучение дополнительных материалов «Некоторые применения счетчиков» (3 часа);

Текущий контроль

- опрос на лабораторных работах и консультациях

Тема 5. Микросхемы ЗУ и ПЛИС.

Лекция 13, 14 и 15 (6 часов)

Микросхемы ЗУ. Структура и разновидности запоминающих ячеек. Подключение памяти к процессору. Программируемые логические интегральные схемы. Составные части и конфигурирование ПЛИС. Системы на кристалле.

Самостоятельная работа по теме (4,5 часа):

- изучение материалов лекций (1,5 часа);
- самостоятельное изучение дополнительных материалов «Некоторые применения ПЗУ» (3 часа);

Текущий контроль

- опрос на лабораторных работах и консультациях

Тема 6. Аналого-цифровые устройства.

Лекция 16, 17 и 18 (6 часов)

Аналоговые компараторы. Триггеры Шмидта. Аналоговые ключи и коммутаторы. Цифро-аналоговые преобразователи. Аналого-цифровые преобразователи. Частотные и сигма-дельта АЦП.

Лабораторная работа 8 (4 часа):

«Микросхема ЦАП с параллельным интерфейсом»

Лабораторная работа 9 (4 часа):

«АЦП на основе ЦАП и компаратора»

Самостоятельная работа по теме (26,5 часов):

- изучение материалов лекций (1,5 часа);
- подготовка к лабораторным работам (4 часа);
- выполнение курсового проекта (9 часов);
- самостоятельное изучение дополнительных материалов «Время-импульсный АЦП развертывающего типа» и «АЦП двойного интегрирования» (9 часов);
- подготовка к контрольной работе «АЦП и их свойства» (3 часа).

Текущий контроль

- контрольная работа и опрос на лабораторных работах и консультациях.

4.3. Лабораторные работы проводятся с использованием бригадного метода выполнения задания с разграничением функциональных обязанностей студента при выполнении задания. Затем усилия объединяются, и организуется активный диалог студентов с преподавателем и между собой для подведения итогов решения задания и его практической реализации.

5. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ, ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

Самостоятельная работа студентов по дисциплине организуется в соответствии с «Положением об организации самостоятельной работы студентов», утвержденным заместителем директора филиала ФБГОУ ВО «НИУ «МЭИ» в г. Смоленске 04.02.2014 г.

Для обеспечения самостоятельной работы разработаны:

- методические рекомендации по самостоятельной работе (Приложение 3 РПД Б1.Б.18 (СРС);
- методические рекомендации к курсовому проекту (Приложение 3 РПД Б1.Б.18 (КП);
- учебное пособие АВЕРЧЕНКОВ О.Е. Основы схемотехники аналого-цифровых устройств. СФМЭИ, 2010;
- пособие АВЕРЧЕНКОВ О.Е. Схемотехника: аппаратура и программы. ДМК, 2012.

6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ

6.1 Перечень компетенций с указанием этапов их формирования

При освоении дисциплины формируются следующие компетенции: ОК-7, ОПК-5, ПК-2, ПК-3.

Указанные компетенции формируются в соответствии со следующими этапами:

1. Формирование и развитие теоретических знаний, предусмотренных указанными компетенциями (лекционные занятия, самостоятельная работа студентов).
2. Приобретение и развитие практических умений, предусмотренных компетенциями (практические занятия, лабораторные работы, выполнение расчетно-графической работы, самостоятельная работа студентов).
3. Закрепление теоретических знаний, умений и практических навыков, предусмотренных компетенциями, в ходе защит лабораторных работ, выполнения расчетно-графической работы, а также решения конкретных технических задач на практических занятиях, успешной сдачи экзамена.

6.2 Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описания шкал оценивания

Сформированность каждой компетенции в рамках освоения данной дисциплины оценивается по трехуровневой шкале:

- пороговый уровень является обязательным для всех обучающихся по завершении освоения дисциплины;
- продвинутый уровень характеризуется превышением минимальных характеристик сформированности компетенции по завершении освоения дисциплины;
- эталонный уровень характеризуется максимально возможной выраженностью компетенции и является важным качественным ориентиром для самосовершенствования.

При достаточном качестве освоения более 90% приведенных знаний, умений и навыков преподаватель оценивает освоение данной компетенции в рамках настоящей дисциплины на эталонном уровне, при освоении более 70% приведенных знаний, умений и навыков – на продвинутом, при освоении более 50% приведенных знаний, умений и навыков – на пороговом уровне. В противном случае компетенция в рамках настоящей дисциплины считается неосвоенной.

Уровень сформированности каждой компетенции на различных этапах ее формирования в процессе освоения данной дисциплины оценивается в ходе текущего контроля успеваемости и представлено различными видами оценочных средств.

Общая оценка сформированности компетенций определяется на этапе промежуточной аттестации.

Формой промежуточной аттестации по данной дисциплине является экзамен, оцениваемый по принятой в НИУ «МЭИ» четырехбалльной системе: "отлично", "хорошо", "удовлетворительно", "неудовлетворительно".

Оценка «удовлетворительно» означает, что все компетенции, закрепленные за дисциплиной, освоены на уровне не ниже порогового.

Оценка «хорошо» означает, что все компетенции, закрепленные за дисциплиной, освоены на уровне не ниже продвинутого.

Оценка «отлично» означает, что все компетенции, закрепленные за дисциплиной, освоены на эталонном уровне.

Экзамен проводится в устной форме.

Критерии оценивания для экзамена в устной форме (в соответствии с инструктивным письмом НИУ МЭИ от 14 мая 2012 года № И-23):

Оценки «отлично» заслуживает студент, обнаруживший всестороннее, систематическое и глубокое знание материалов изученной дисциплины, умение свободно выполнять задания, предусмотренные программой, усвоивший основную и знакомый с дополнительной литературой, рекомендованной рабочей программой дисциплины; проявивший творческие способности в понимании, изложении и использовании материалов изученной дисциплины, безупречно ответившему не только на вопросы билета, но и на дополнительные вопросы в рамках рабочей программы дисциплины, правильно выполнившему практическое задание.

Оценки «хорошо» заслуживает студент, обнаруживший полное знание материала изученной дисциплины, успешно выполняющий предусмотренные задания, усвоивший основную литературу, рекомендованную рабочей программой дисциплины; показавшему систематический характер знаний по дисциплине, ответившему на все вопросы билета, правильно выполнившему практическое задание, но допустившему при этом не принципиальные ошибки.

Оценки «удовлетворительно» заслуживает студент, обнаруживший знание материала изученной дисциплины в объеме, необходимом для дальнейшей учебы и предстоящей работы по профессии, справляющийся с выполнением заданий, знакомы с основной литературой, рекомендованной рабочей программой дисциплины; допустившим погрешность в ответе на теоретические вопросы и/или при выполнении практических заданий, но обладающий необходимыми знаниями для их устранения под руководством преподавателя, либо неправильно выполнившему практическое задание, но по указанию преподавателя выполнившим другие практические задания из того же раздела дисциплины.

Оценка «неудовлетворительно» выставляется студенту, обнаружившему серьезные пробелы в знаниях основного материала изученной дисциплины, допустившему принципиальные ошибки в выполнении заданий, не ответившему на все вопросы билета и дополнительные вопросы и неправильно выполнившему практическое задание (неправильное выполнение только практического задания не является однозначной причиной для выставления оценки «неудовлетворительно»). Как правило, оценка «неудовлетворительно» ставится студентам, которые не могут продолжить обучение по образовательной программе без дополнительных занятий по соответствующей дисциплине (формирования и развития компетенций, закрепленных за данной дисциплиной). Оценка «неудовлетворительно» выставляется также, если студент: после начала экзамена отказался его сдавать или нарушил правила сдачи экзамена (списывал, подсказывал, обманом пытался получить более высокую оценку и т.д.).

В зачетную книжку студента и выписку к диплому выносятся оценка экзамена по дисциплине за 6 семестр.

6.3. Типовые экзаменационные вопросы по лекционному материалу дисциплины

1. Типы выходов цифровых элементов.
2. Согласование уровней интерфейсных сигналов
3. Общее описание ОВМ x51
4. Работа ОВМ и структура памяти
5. Особенности портов ОВМ x51
6. Ресурсы ОВМ x51 для языка Си
7. Регистры, биты и режимы таймеров ОВМ x51
8. Формирование интервалов времени при помощи таймеров
9. Дешифраторы
10. Применение дешифраторов
11. Дешифраторы для управления одиночными индикаторами
12. Программное управление сегментами одиночного индикатора
13. Дешифраторы в динамическом индикаторе
14. Шифраторы
15. Коммутаторы
16. Сумматоры и узлы контроля
17. Триггеры RS, D, T и JK типов
18. Регистры памяти
19. Регистры сдвига и интерфейс SPI
20. Двоичные счетчики
21. Счетчики с программируемым коэффициентом пересчета
22. Двоично-десятичные и часовые счетчики
23. Применение счетчиков
24. Микросхемы памяти
25. Программируемые логические интегральные схемы
26. Аналоговые ключи и коммутаторы
27. Структура ЦАП
28. Микросхемы ЦАП и их интерфейсы
29. Время-импульсный ЦАП
30. Основные сведения и параллельный АЦП
31. АЦП на основе ЦАП и компаратора
32. Особенности обслуживания микросхем АЦП
33. Время-импульсный АЦП развертывающего типа
34. АЦП двойного интегрирования
35. Частотные и сигма-дельта АЦП

6.4. Методические материалы, определяющие процедуры оценивание знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций

Процедуры оценивания знаний, умений, навыков, характеризующих этапы формирования компетенций, изложены в:

- методических рекомендациях по самостоятельной работе (Приложение 3 РПД Б1.Б.18 (СРС));
- методических рекомендациях к курсовому проекту (Приложение 3 РПД Б1.Б.18 (КП));

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

7.1. Литература

а) основная литература

1. АВЕРЧЕНКОВ О.Е. Схемотехника: аппаратура и программы, / О.Е. Аверченков, -М.: ДМК Пресс, 2012. – 588 с.
2. АВЕРЧЕНКОВ О.Е. Сборник лабораторных работ по курсу «Схемотехника». / О.Е. Аверченков, СФМЭИ, 2013. -24 с.

б) дополнительная литература

3. ГУСЕВ В.Г., Электроника и микропроцессорная техника. / Гусев В. Г., Ю.М. Гусев -М.: Высшая школа, 2008. -797 с.
4. УГРЮМОВ Е.П., Цифровая схемотехника. / Е.П. Угрюмов, -СПб, БХВ-Петербург, 2010. -797 с.
5. Журнал «Компоненты и технологии».
6. Журнал «Современная электроника».
7. Журнал «Электронные компоненты».

7.2. Перечень ресурсов информационно-телекоммуникационной сети «Интернет» необходимых для освоения дисциплины

1. Электронная библиотечная система «Лань». Режим доступа: <http://e.lanbook.com>
2. Университетская библиотека ONLINE. Режим доступа: <http://biblioclub.ru/>

8. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ

Дисциплина предусматривает лекции, практические занятия и лабораторные работы. Изучение курса завершается экзаменом.

Успешное изучение курса требует посещения лекций, активной работы на практических занятиях и лабораторных работах, выполнения всех учебных заданий преподавателя, ознакомления с основной и дополнительной литературой.

Во время лекции студент должен вести краткий конспект.

Работа с конспектом лекций предполагает просмотр конспекта в тот же день после занятий. При этом необходимо пометить материалы конспекта, которые вызывают затруднения для понимания. При этом обучающийся должен стараться найти ответы на затруднительные вопросы, используя рекомендуемую литературу. Если ему самостоятельно не удалось разобраться в материале, необходимо сформулировать вопросы и обратиться за помощью к преподавателю на консультации или ближайшей лекции.

Перечень лабораторных работ настоящей дисциплины приведен в РПД в разделе 4 настоящей программы.

Порядок проведения лабораторных работ в целом совпадает с порядком проведения практических занятий. Помимо собственно выполнения работы для каждой лабораторной работы предусмотрена процедура защиты, в ходе которой преподаватель проводит устный или письменный опрос студентов для контроля понимания выполненных ими измерений, правильной интерпретации полученных результатов и усвоения ими основных теоретических и практических знаний по теме занятия.

При подготовке к экзамену в дополнение к изучению конспектов лекций, учебных пособий и выдаваемых файлов, необходимо пользоваться учебной литературой, рекомендованной к настоящей программе. При подготовке к экзамену нужно изучить теорию: определения всех понятий и

подходы к оцениванию до состояния понимания материала и самостоятельно решить по нескольким типовым задачам из каждой темы. При решении задач всегда необходимо уметь качественно интерпретировать итог решения.

Методические материалы и рекомендации для обеспечения СРС изложены в отдельном файле и выдаются студенту.

9. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ

При проведении лекционных занятий предусматривается использование проектора и демонстрация слайдов.

При проведении лабораторных работ предусматривается использование компьютера для просмотра выдаваемых файлов.

Лицензионное программное обеспечение не используется, на компьютерах установлено свободное ПО (система Ubuntu, компиляторы SDCC и GCC).

10. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ

Лекционные занятия проводятся в аудиториях №В301 или №В204, оснащенных презентационной мультимедийной техникой (проектор, экран, компьютер/ноутбук).

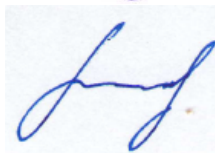
Лабораторные работы по данной дисциплине проводятся в аудитории №В211, оснащенной цифровыми осциллографами, генераторами, компьютерами, источниками питания, цифровыми тестерами, макетными платами, комплектами радиодеталей и микросхем.

Автор
канд. техн. наук, доцент



О.Е. Аверченков

Зав. кафедрой ВТ
д-р техн. наук, профессор



А.С. Федулов

Программа одобрена на заседании кафедры 31 августа 2016 года, протокол № 01.